

対面受講・オンライン受講 同時開催

アナログIC設計基礎

講師 福岡大学 工学部 電子情報工学科
教授 名倉 徹 氏

アナログICの設計に携わる方やアナログ回路設計に携わる方におすすめの講座です

1章 MOS トランジスタの電圧-電流特性

- ・シリコンと PN 接合
- ・MOS 構造
- ・MOS トランジスタの電圧-電流特性
- ・サブスレッショルド特性、ショートチャネル効果

2章 MOS トランジスタ基本増幅回路

- ・ソース接地 / ドレイン接地 / ゲート接地
- ・カレントミラー
- ・差動増幅回路
- ・コンパレータ

3章 フィルタとフィードバック

- ・フィードバック
- ・RC回路
- ・DCとAC
- ・周波数応答

4章 オペアンプ

- ・オペアンプとは
- ・位相補償

5章 設計フローと設計の様子

- ・設計フロー
- ・実際の設計の様子
(実演動画を交えて解説)

6章 オペアンプを用いたアナログ演算回路

- ・理想オペアンプ
- ・ユニティゲインバッファ
- ・反転増幅回路、非反転増幅回路
- ・加算回路、減算回路
- ・微分回路、積分回路
- ・微小電圧の測定--インストルメンタルアンプ
- ・微小電流の測定--トランスインピーダンスアンプ

7章 微細化による高性能化

- ・スケーリング則と Moore の法則
- ・アナログ回路設計者の役割

※一部変更になる場合がございます。

2025年 9月 11日(木) 9:00~16:30

お申込み期間は 2025年6月26日(木) 9:00から 2025年 9月 8日(月) 17:00 までとなります。

受講料 **33,000円**(税込)

対面受講・オンライン受講 同時開催
定員 | 対面40名 / オンライン90名



●対面受講会場

福岡システムLSI総合開発センター
2F 講義室
住所 福岡市早良区百道浜3-8-33

●オンライン受講会場 Zoom

(接続先リンクはお支払い完了後にご案内)



●お申込み方法

ふくおかIST e-learning のホームページより、「講座・セミナー等 申込」をクリックし、「アナログIC設計基礎」の「対面受講申込」または「オンライン(OL)受講申込」を選択ください。

ふくおかIST e-learning

検索

本講座に関するお問合せは下記までお願いいたします。

e-mail : reskilling_contact@ist.or.jp TEL 092-822-1550

公益財団法人 福岡県産業・科学技術振興財団
福岡半導体リスキリングセンター 事務局

- 対面受講、オンライン受講は同価格になります。 ■ お申込みには、「ふくおかIST e-learning」への会員登録が必要です。
- お支払い後、当日の参加有無にかかわらず返金はいたしません。 ■ 福岡県内中小企業の方には、受講料補助制度があります。
- 講座当日、全受講者にpdfテキスト(コピー・印刷不可、コメント追加可)配布、対面受講者には紙テキストも配布します。なおテキストの無断転載・複製等は禁止しています。
- オンライン受講は2画面(画面拡張モード:Zoom画面とpdfテキスト画面)を推奨します。■ 特段の事情が発生した場合、やむを得ず中止、又は延期する場合がございます。

福岡県内
中小企業の方は

受講料全額補助

※消費税及び地方消費税を除く



詳細はこちら

補助には条件がございます。
お申込みの前に福岡半導体
リスキリングセンターのホーム
ページから、申請要領・交付
要綱をご確認ください。



公益財団法人 福岡県産業・科学技術振興財団

福岡半導体リスキリングセンター