

対面受講・オンライン受講 同時開催

半導体設計概論

講師 サクセスインターナショナル株式会社
LSI設計技術部長 小川公裕氏



※画像はイメージです。

1章 半導体の歴史と産業構造

2章 半導体設計

1. 半導体設計の概要
2. 設計の階層構造
3. アナログ設計要素技術
4. デジタル設計要素技術
5. EDA
6. EDA 要素技術

3章 各種設計カテゴリーの特徴

1. アナログ
2. プロセッサ
3. メモリ
4. センサ
5. SoC (System on a chip)

※講座内容は一部変更になる場合がございます。

本講座は、半導体設計に関する基本的な概念や技術を習得することを目的としています。半導体のデジタル回路、アナログ回路がどのような設計されているのか設計工程の概要を学び、その中の各設計工程について、重要な考慮事項・設計ポイントを理解します。「よくわかる半導体超入門IIⅢ」を受講または同等の知識を有する方が対象です。事前の専門知識は必要ありませんが、高校の数学や物理学の基礎知識があると理解が深まります。

2025年7月22日(火)9:00~16:00

お申し込み期間は2025年4月24日(木)9:00から2025年7月16日(水)17:00までとなります。

受講料 33,000円(税込)

対面受講・オンライン受講 同時開催
定員 | 対面30名 / オンライン90名



●対面受講会場
福岡システムLSI総合開発センター
2F 講義室
住所 福岡市早良区百道浜3-8-33

●オンライン受講会場 Zoom
(接続先リンクはお支払い完了後にご案内)



●お申し込み方法
ふくおかISTe-learningのホームページより、「講座・セミナー等 申込」をクリックし、「半導体設計概論」の「対面受講申込」または「オンライン(OL)受講申込」を選択ください。

ふくおかISTe-learning

検索

本講座に関するお問合せは下記までお願いいたします。

e-mail : reskilling_contact@ist.or.jp TEL 092-822-1550

公益財団法人 福岡県産業・科学技術振興財団
福岡半導体リスキリングセンター 事務局

- 対面受講、オンライン受講は同価格になります。
- お申し込みには、「ふくおかISTe-learning」への会員登録が必要です。
- お支払い後、当日の参加有無にかかわらず返金はいたしません。
- 福岡県内中小企業の方には、受講料補助制度があります。
- 講座当日、全受講者にpdfテキスト(コピー・印刷不可、コメント追加可)配布、対面受講者には紙テキストも配布します。なおテキストの無断転載・複製等は禁止しています。
- オンライン受講は2画面(画面拡張モード:Zoom画面とpdfテキスト画面)を推奨します。
- 特段の事情が発生した場合、やむを得ず中止、又は延期する場合がございます。



福岡県内 受講料全額補助

中小企業の方は



補助には条件がございます。お申込みの前に福岡半導体リスキリングセンターのホームページから、申請要領・交付要綱をご確認ください。

※消費税及び地方消費税を除く

詳細はこちら

